# CPU

|  |  |  |  |
| --- | --- | --- | --- |
| # | Localización | Descripción | Comentario |
| 1 | PCB | Recolocación del Puerto serie. Cambio en la decisión de realizar BitBang, a utilizar un puerto serie nativo (Serial5).  Pines previos:   * Tx0(11) * RxI(15)   Pines nuevos:   * Tx (37) * Rx (38) |  |
| 2 | PCB | Cambio de Pin del Sensado de la tensión de entrada (Vin). El pin preasignado,48, no se corresponde con un pin analógico según la definición de la variante de la tarjeta Feather M0 (usada como tarjeta base en la programación de todo el SW).  Se reubica al pin 47 correspondiente con el canal A5 del ADC. |  |
| 3 | PCB | EN\_VCC2 no conectado con el SAMD21. Se conecta al pin 15 (D1). |  |
| 4 | BOM | En la hoja CPUBOM se crea una nueva posición 24 con los valores de R17 una resistencia 0402 de 150k cantidad de 1.  Además la posición 10 añade una nueva Part R14 y aumenta su cantidad de 1 a 2. | Valores del divisor resistivo del sensado de Vin.  Rango de valores de Vin: 0🡪5v  Rango del ADC: 0🡪Vcc(3v) |
| 5 | PCB | Eliminar circuito multiplexor USB/I2C. (U4) |  |
| 6 | PCB | Recolocación del plano de Masa (Route15), todas las áreas están conectadas y no existen islas. |  |
| 7 | PCB | Se añade el Test Point en el pin 48. |  |

# DCDC

|  |  |  |  |
| --- | --- | --- | --- |
| # | Localización | Descripción | Comentario |
| 1 | BOM | De la posición 18 se borra el part R43 disminuyendo su cantidad a 3 y se crea la posición 33 con el part R43 de valor de 47k, Package 0402 y con cantidad 1. |  |
| 2 | BOM | De la posición 14 se borran R13 y R14 disminuyendo su cantidad de 3 a 1.  La posición 12 se añade el part R14 y se aumenta su cantidad a 2.  Se crea la posición 34 con el part R15 de valor 150k y package 0402. | Error en el divisor de tensión para la medida de tensión de salida. |
| 3 | BOM | C20 y R40 no se montan  De la posición 2 se borra el part C20 y se disminuye la cantidad de 2 a 1.  De la posición 18 se borra el part R40 y se disminuye la cantidad de 3 a 2.  Se crean la sposicion 35 y 36 para indicar que los part C20 y R40 no se tienen que montar. | Proporcionan un soft start y una protección UVLO que ya se encuentra dentro del DCDC |
| 4 | BOM | En la posición 26 se cambia el valor de 10mR a 100mR.  En la posición 14 se cambia el valor de 15k a 5k1.  En la posición 15 se cambia el valor de 1k a 8k2. | Al aumentar la R de sensado evitamos que señales de pequeña señal (mV) puedan introducir errores en el sensado. |
|  |  |  |  |

# DISPLAY

|  |  |  |  |
| --- | --- | --- | --- |
| # | Localización | Descripción | Comentario |
| 1 | PCB | separación de los compmentes que rodean a los pulsadores.  Se deja una separación en forma de circunferencia de diámetro 7mm, centrada en el pulsador. | La superficie del actuador del pulsador es tan amplia que termina chocando antes con componentes de alrededor que con el pulsador directamente. |
| 2 | BOM | modificación de la colocación y distribución de colores de los leds de la barra de potencia.  Change footprint C2,C3,C5 from 0603 to 0805  Change footprint R1, R2, R4, R6, R7, R8 from 0402 to 0603  Switched C7-2 from Yellow Redto GreenLed.  Switched C2-15 from YellowLed to Red Led.  Switched C5-15 from RedLed to YellowLed. |  |

# CONN

|  |  |  |  |
| --- | --- | --- | --- |
| # | Localización | Descripción | Comentario |
| 1 | PCB | Colocación de un transil a la\_\_\_\_\_\_\_\_ |  |
| 2 | BOM | Se añade un transil. |  |

# INPUT

|  |  |  |  |
| --- | --- | --- | --- |
| # | Localización | Descripción | Comentario |
| 1 | PCB | Voltear Conector de placas. |  |
|  |  |  |  |

# BUTTON

|  |  |  |  |
| --- | --- | --- | --- |
| # | Localización | Descripción | Comentario |
| 1 | PCB | Colocación de una resistencia de 2k2 de tamaño 0402 en serie con el diodo, en la parte superior. |  |
| 2 | BOM | Se crea la posición 4 con el part R2 de valor 2k2 y package 0402. |  |
| 3 | PCB | Inserción de Test Pads de las señales de la faja, en la capa de Bottom | Testpads necesarios para la fase de testeo en fabricación. |